

Architecture des ordinateurs

2023/2024

Tous groupes

Attention: le planning est susceptible de changer au cours du semestre et de varier en fonction des groupes.

v. 4, 2023-09-27 10 CMs, 12 TDs, 9 TP	Travail à faire (Exercices de TD)				
(37) 11/09 – 15/09		CM1 Représentation de l'information			
(38) 18/09 – 22/09	1.1 à 1.7 (rappels) 1.9	CM2 Représentation de l'information	TD 1.1 Représentation de l'information		
(39) 25/09 – 29/09	1.10, 1.12, 1.14, 1.15	CM3 Représentation de l'information Performances	TD 1.2 Représentation de l'information	TP 1.1 Représentation de l'information	
(40) 02/10 – 06/10	Ex. 2.1, 2.5	CM4 Logique & circuits combinatoires	TD 2 Performances	TP 1.2 Représentation de l'information	
(41) 09/10 – 13/10	Ex. 3.1, 3.2, 3.4	CM5 Circuits séquentiels	TD 3.1 Circuits combinatoires	TP 2 Circuits combinatoires	
(42) 16/10 – 20/10	Ex. 3.6	CM6 Circuits séquentiels	CC 1 Rep. Info + Performances TD 3.2 Circuits combinatoires	TP 3.1 Circuits séquentiels	
(43) 23/10 – 27/10	Ex. 4.1, 4.2		TD 4.1 Circuits séquentiels	TP 3.2 Circuits séquentiels	
(44) 30/10 – 03/11	Distribution du sujet de projet				
(45) 06/11 – 10/11	Ex. 4.3, 4.4	CM7 Assembleur MIPS	TD 4.2 Circuits séquentiels	TP Mini-projet	
(46) 13/11 – 17/11	Ex. 5.1, 5.4	CM8 Assembleur MIPS Instructions et chemins de données	TD 5.1 Assembleur MIPS	TP 4.1 Assembleur MIPS	
(47) 20/11 – 24/11	Ex. 5.5, 5.7	CM9 Instructions et chemins de données	TD 5.2 Assembleur MIPS	TP 4.2 Assembleur MIPS	
(48) 27/11 – 01/12	Ex. 5.6, 5.9, 5.11	CM10 Pipelines Caches	CC 2 Circuits combinatoires & séquentiels TD 5.3 Assembleur MIPS	TP CCTP MIPS	
(49) 04/12 – 08/12	Ex. 6.1, 6.3		TD 6 Instructions & chemins de données		
(50) 11/12 – 15/12	Ex. 7.1, 7.3, 7.4, 7.5		TD 7 Pipelines et caches		